

МЕТОД КОРЕКЦІЇ НЕЛІНІЙНОСТІ ДВОДІАПАЗОННИХ АЦП З ІТЕРАЦІЙНИМ ВИКОРИСТАННЯМ БАГАТОРЕЗИСТОРНОГО ПОДІЛЬНИКА НАПРУГИ

© Роман Кочан¹, Галина Клим¹, Наталія Гоц²

¹ Кафедра спеціалізованих комп'ютерних систем Національного університету "Львівська політехніка",

² Кафедра метрології, стандартизації та сертифікації Національного університету "Львівська політехніка",

Розроблено метод формування тестових точок для визначення та корекції інтегральної нелінійності багатодіапазонних АЦП, що використовують багаторезисторний подільник напруги з усередненням спадів напруги на всіх резисторах. Проведено дослідження впливу похибки опору резисторів багаторезистивного подільника та випадкової похибки АЦП на невиключену похибку корекції інтегральної нелінійності.

Разработано метод формирования тестовых точек для определения и коррекции интегральной нелинейности многодиапазонных АЦП, который использует многорезисторный делитель напряжения с усреднением падений напряжения на всех резисторах делителя. Представлено результаты исследования влияния погрешности сопротивления резисторов многорезисторного делителя напряжения и шума АЦП на остаточную погрешность коррекции интегральной нелинейности.

There is developed method of testing points generation for identification and correction of integral nonlinearity of high performance ADC. The developed method is based on averaging all voltages of multi-resistors voltage divider. It is investigated influence of resistors' error and random error of ADC on residual error of integral nonlinearity correction for method based on multi-resistor divider.

Вступ.

Розповсюдження засобів обчислювальної техніки та алгоритмів цифрового опрацювання сигналів призвели до того, що аналого-цифрові перетворювачі (АЦП) стали необхідним компонентом практично всіх вимірювальних систем, а їх метрологічні характеристики визначають характеристики систем в цілому, тому покращення параметрів АЦП є актуальною задачею.

Аналіз досліджень. Нішу прецизійних АЦП напруги постійного струму зайняли перетворювачі на базі сигма-дельта модулятора (СДМ) [1, 2]. Їх високу точність забезпечують структурно-алгоритмічні методи – встановлення нуля і калібрування, що зменшує вплив на результат перетворення адитивної та мультиплікативної складових похибки перетворення. Тому похибка результату перетворення визначається в основному похибками джерела напруги калібрування, комутуючого пристрою і залишковою похибкою АЦП, в якій домінує похибка нелінійності функції перетворення (ФП) АЦП. Наприклад, для 24-х розрядного АЦП типу AD7714 [3] максимальне допустиме значення похибки нелінійності нормується на рівні 15 ppm. Ця похибка відповідає 16-му розряду, отже априорі молодші 8 розрядів результату перетворення неточні та надлишкові. Тому, для підвищення точності перетворення АЦП понад 15 ppm, слід коригувати нелінійну складову його похибки. Також існують методи вимірювання (заміщення, відношення), точність яких визначається саме нелінійністю ФП АЦП [4]. В роботах [5, 6] запропоновано метод визначення нелінійності функції перетворення (ФП) АЦП у тестових точках з високою точністю, що базується на усередненні спадів напруги на групах послідовно включених резисторів багаторезисторного подільника напруги. Кількість тестових точок визначається кількістю резисторів у подільнику. Недоліком цього методу, який умовно названо «базовим» є те, що всі сформовані тестові точки відповідають ряду $\frac{1}{N}$. Крім того в результаті дослідження базового методу виявлено залежність невиключеної похибки нелінійності від густини розміщення тестових точок. Це дозволило, після корекції похибок з допомогою встановлення нуля, калібрування та базового методу, виділити в діапазоні перетворення АЦП два субдіапазони – нижня та верхня половини діапазону перетворення АЦП. При цьому невиключена похибка перетворення у цих субдіапазонах є різною, а

невиключена нелінійна складова похибки верхнього субдіапазону приблизно на порядок перевищує невиключена нелінійна складова похибки нижнього субдіапазону.

Запропонований у [6,7, 8] метод формування тестових точок шляхом безпосереднього вимірювання спадів напруги на послідовно включених резисторах базується на корекції нелінійності ФП АЦП з допомогою базового методу в нижній половині діапазону перетворення де цей метод є ефективним. З допомогою АЦП вимірюються напруги на послідовно включених резисторах $R_1; R_1$ та $R_2; \dots R_1 \dots R_{N/2}$ (всього $N/2$ значень напруги). Похибка результатів вимірювання цих спадів напруги є відносно малою оскільки всі напруги попадають у нижній субдіапазон АЦП. В основному ці похибки визначається випадковою похибкою задіяного АЦП. Спади напруги на цих резисторах використовуються як тестові точки для всіх нижчих діапазонів перетворення АЦП. Такий метод хоча і забезпечує рівномірний розподіл тестових точок для нижніх діапазонів перетворення АЦП але точність кожної з них є значно нижчою, порівняно з базовим методом, через накопичення похибки при вимірюваннях.

Метою даної роботи є розробка та дослідження методу корекції нелінійної складової ФП АЦП дводіапазонних АЦП, який передбачає ітераційне використання багаторезисторного подільника напруги на різних діапазонах перетворення АЦП.

2. Теоретичні основи формування тестових точок з допомогою багаторезисторного подільника напруги

Основою методів формування тестових точок описаних у [5, ..., 8] є подільник напруги представлений на рис.1, що складається з N послідовно включених резисторів R_1, R_2, \dots, R_N , підключених до джерела напруги U_{REF} .

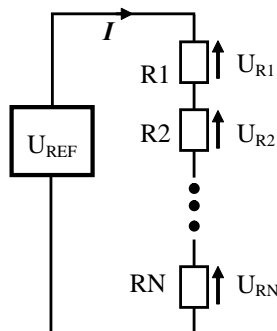


Рис. 1. Схема багаторезисторного подільника напруги

Згідно з другим законом Кірхгофа для цієї схеми можна записати

$$U_{REF} = \sum_{i=1}^N U_{Ri} \quad , \quad (1)$$

де $U_{Ri}; i = \overline{1, N}$ - спади напруги на відповідних резисторах.

Тоді середнє арифметичне спадів напруги на всіх резисторах багаторезисторного подільника можна записати

$$\bar{U} = \frac{1}{N} \sum_{i=1}^N U_{Ri} \quad . \quad (2)$$

Підставивши залежність (1) (2) можна записати

$$\bar{U} = \frac{U_{REF}}{N} \quad . \quad (3)$$

Тобто середнє арифметичне значення спадів напруги на всіх резисторах багаторезисторного подільника

напруги \bar{U} не залежить від спадів напруги на окремих резисторах, а визначається лише напругою живлення подільника та кількістю резисторів у подільнику. Отже, згідно закону Ома, опори окремих резисторів, а отже і їхні відхилення від номінальних значень, не впливають на це середнє арифметичне значення напруги. Зважаючи на те, що значення N є натуральним числом відносна похибка $\bar{U} - \delta_{\bar{U}}$ визначається як

$$\delta_{\bar{U}} = \delta_{REF} \quad , \quad (4)$$

де δ_{REF} - відносна похибка джерела напруги живлення подільника U_{REF} .

Використавши джерело напруги U_{REF} для калібрування АЦП можемо використати також значення \bar{U} як тестову точку розміщену по діапазону перетворення АЦП, яка дозволяє виділити нелінійну складову похибки ФП АЦП. Представивши результат аналого-цифрового C перетворення вхідної напруги АЦП U як суму адитивної, мультиплікативної та нелінійної складових ФП АЦП отримаємо

$$C = C_0 + \frac{C_{REF} - C_0}{U_{REF}} U + f(U) \quad , \quad (5)$$

де C_0 - результат аналого-цифрового перетворення при встановленні нуля, C_{REF} - результат аналого-цифрового перетворення при калібруванні АЦП (перетворенні напруги U_{REF}), $f(U)$ - нелінійна складова ФП АЦП.

З врахуванням (5) та прирівнявши (2) з (3) отримаємо

$$\frac{1}{N} \sum_{i=1}^N \frac{C_i - C_0 - f(U_{Ri})}{C_{REF} - C_0} U_{REF} = \frac{1}{N} \frac{C_{REF} - C_0}{C_{REF} - C_0} U_{REF} \quad , \quad (6)$$

де $C_i, i = \overline{1, N}$ - результат аналого-цифрового перетворення напруги $U_{Ri}, i = \overline{1, N}$.

Після елементарних математичних перетворень отримаємо

$$\sum_{i=1}^N (C_i - C_0 - f(U_{Ri})) = C_{REF} - C_0 \quad . \quad (7)$$

Прийнявши, що середнє арифметичне нелінійної складової ФП АЦП $\bar{f}(U)$ при вхідних напругах $U_{Ri}, i = \overline{1, N}$

$$\bar{f}(U) = \frac{1}{N} \sum_{i=1}^N f(U_{Ri}) \quad . \quad (8)$$

З врахуванням (8) запишемо (7)

$$\bar{f}(U) = \frac{1}{N} \left(C_{REF} - C_0 - \sum_{i=1}^N (C_i - C_0) \right) \quad . \quad (9)$$

Значення $\bar{f}(U)$ є обчисленим значенням нелінійності ФП АЦП у тестовій точці $\bar{U} = U_{REF} / N$.

Збільшення кількості тестових точок у «базовому» методі досягається за рахунок того, що нехай N має деяку множину натуральних чисел $\{m_1, \dots, m_t\}$, які є його дільниками. Тоді існує така ж за розміром множина також натуральних чисел $\{k_1, \dots, k_t\}$, для яких виконується умова $N = m_i \times k_i; i = \overline{1, t}$. Це дозволяє проводити аналого-цифрове перетворення спадів напруги на каскадах з $k_i (i = \overline{1, t})$ послідовно включених резисторів, для

яких будуть справджуватися рівності (1) ... (4), що дозволяє формувати t тестових точок, які будуть відповідати

$$\bar{U}_i = \frac{U_{REF}}{N} k_i = \frac{U_{REF}}{m_i}; \quad i = \overline{1, t} \quad . \quad (10)$$

Таким чином вибираючи N таким чином, що має відповідну кількість дільників можна сформувати задану кількість тестових точок.

3. Пропонований метод формування тестових точок

Відповідно до методології запропонованої у [9]. Пропонується формувати тестові точки визначення нелінійності ФП нижніх діапазонів багатодіапазонного АЦП (в найпростішому випадку дводіапазонного) як середнє арифметичне спадів напруги на тих самих комбінаціях послідовно включених резисторів багаторезисторного подільника напруги, що відповідають базовому методу формування тестових точок найвищого діапазону. Це дозволить отримати значення тестових точок пропорційне напрузі калібрування найвищого діапазону зі строго відомим коефіцієнтом пропорційності, який визначається співвідношенням цілих чисел. Тоді відносна похибка всіх тестових сигналів для всіх діапазонів рівна відносній похибці задіяного джерела напруги калібрування. Калібрування нижніх діапазонів перетворення проводиться з допомогою спаду напруги на послідовно включених резисторах безпосередньо виміряній на найвищому діапазоні перетворення. Зважаючи на те, що нижні діапазони перетворення АЦП принаймні в два рази менші ніж вищі, значення напруг тестових точок будуть рівномірніше розміщені по нижчих діапазонах порівняно з базовим методом. Крім того сформовані тестові точки (крім напруги калібрування нижчого діапазону) будуть мати вищу точність порівняно з методом формуванні шляхом безпосереднього вимірювання спадів напруги на послідовно включених резисторах подільника.

4. Дослідження невиключеної похибки корекції нелінійності АЦП

Експериментальні дослідження невиключеної похибки корекції нелінійності вимагають еталонного обладнання, похибка якого в 3...5 разів менша за очікувану залишкову нелінійність. Однак рівень нелінійності прецизійних АЦП утруднює експериментальні дослідження, тому для дослідження використано імітаційне моделювання, що дозволяє оцінити пропонований метод при різних типах ФП АЦП і параметрах подільника. Методика дослідження подібна до методики дослідження базового методу описаної в [6] і включає наступні етапи:

- випадковим чином задаються криві, які імітують нелінійність функції перетворення АЦП на вищому та нижчому діапазонах перетворення та опори резисторів R_1, R_2, \dots, R_N ;
- розраховуються результати аналого-цифрового перетворення на відповідних комбінаціях резисторів для реалізації базового методу на вищому та нижчому діапазонах АЦП;
- до цих результатів перетворення додається випадкова складова похибки АЦП;
- за цими результатами аналого цифрового перетворення вищого діапазону обчислюються параметри розрахованої функції нелінійності цього діапазону перетворення АЦП;
- розраховується спад напруги калібрування нижчого діапазону перетворення АЦП на послідовно включених резисторах, наприклад $R_1 \dots R_{N/2}$ для співвідношення вищого діапазону до нижчого рівному два
- для цієї напруги калібрування нижчого діапазону розраховуються результати аналого-цифрового перетворення на нижчому діапазоні АЦП;
- за результатами аналого-цифрових перетворень тестових точок та напруги калібрування обчислюються параметри розрахованої функції нелінійності нижчого діапазону АЦП;
- похибка обчислюється як різниця між заданою та розрахованою кривими на нижчому діапазоні перетворення АЦП.

Таким чином, набираючи статистику, перевіряється твердження про придатність цього методу до використання в умовах дії випадкової похибки АЦП та розхилу опорів резисторів. Криві, що імітують нелінійність

на двох діапазонах перетворення АЦП, аналогічно як і в [6] бралися на базі поліному четвертого степеня з випадковими коефіцієнтами, при чому критерієм придатності було неперевищення максимального значення нелінійності по модулю 250 квантів. Приклади кривих, що імітують нелінійність, представлені на рис. 2. Також показано огинаючі, які представляють собою максимальні та мінімальні значення для 500 реалізацій експерименту.

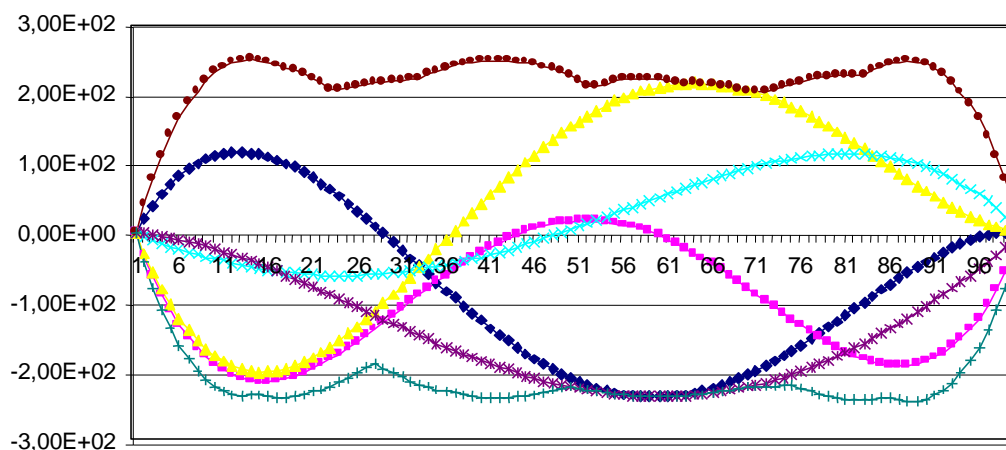


Рис.2. Імітована нелінійність ФП АЦП

Верифікація програмного забезпечення здійснювалася шляхом підстановки резисторів з однаковим опором у подільник, і моделі АЦП без випадкової похибки. Отримане значення похибки не перевищувало 0,05 кванта, що можна пояснити похибкою заокруглення при обчисленнях. Отже розроблені моделі працюють коректно, їх можна використати для аналізу впливу параметрів компонентів схеми на невиключену похибку корекції нелінійності АЦП.

Моделювання проводилося для подільника на 12 резисторів і максимальним відхиленням опору кожного резистора від номінального 1 та 2 %. Результати дослідження невиключеної похибки корекції нелінійності від вхідної напруги для резисторів з відхиленням опору $\pm 1\%$ представлено на рис. 3. Аналогічно як і для рис. 2 представлено огинаючі для 500 реалізацій обчислювального експерименту, а також кілька отриманих кривих. Отже максимальне значення невиключеної похибки не перевищує 0,5 кванту, що є навіть меншим ніж дискретність АЦП. Отже пропонуваній метод, як і методи прототипи, є нечутливим до відхилень опорів резисторів від номінального значення.



Рис. 3. Залежність невиключеної похибки нелінійності АЦП від вхідної напруги для відхилення резисторів $\pm 1\%$ від номінального значення

Результати дослідження випадкової складової похибки АЦП (шуму) на невиключену похибку для амплітуди шуму ± 6 квантів представлена на рис.4. Загалом ці результати подібні до результатів дослідження методів-прототипів [5 ... 8]. Форма кривих подібна до форми отриманої при дослідженні базового методу, але на відміну від нього стосуються всього нижнього діапазону перетворення. Хоча максимальне значення похибки майже в півтора рази більше ніж максимальне значення для методу формування тестових точок шляхом безпосереднього вимірювання спадів напруги на послідовно включених резисторах подільника середнє значення невиключеної похибки для запропонованого методу є значно меншим. Отже, запропонований метод, аналогічно як і базовий, забезпечує значно вищу невиключену похибку при корекції нелінійності у вищій половині нижчого діапазону перетворення порівняно з його нижчою половиною.

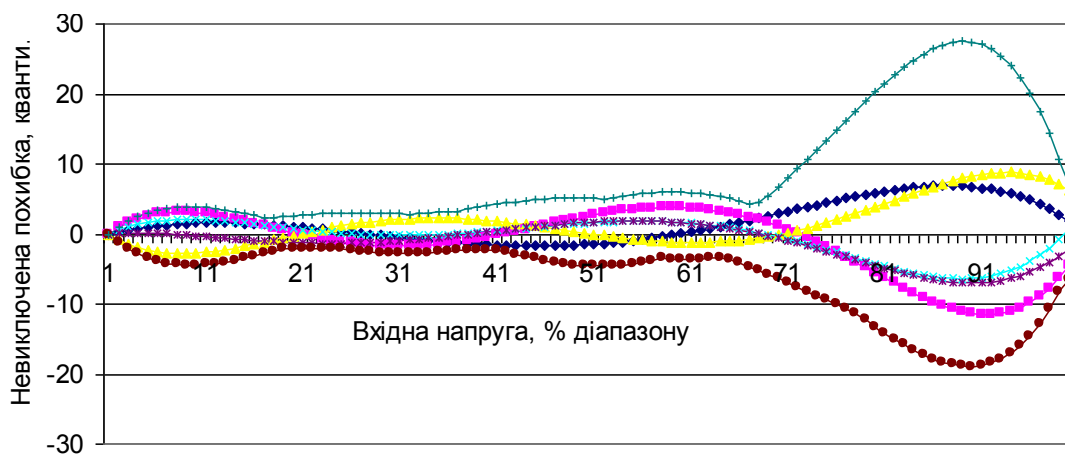


Рис. 4. Залежність невиключеної похибки від вхідної напруги для шуму АЦП ± 6 квантів

Залежність максимальної невиключеної похибки нижчого діапазону перетворення АЦП від величини випадкової похибки представлено на рис.5. Виходячи з лінійності цієї залежності можна зробити висновок, що для запропонованого методу при умові використання дванадцятирезисторного подільника напруги коефіцієнт впливу шуму АЦП не перевищує чотирьох.

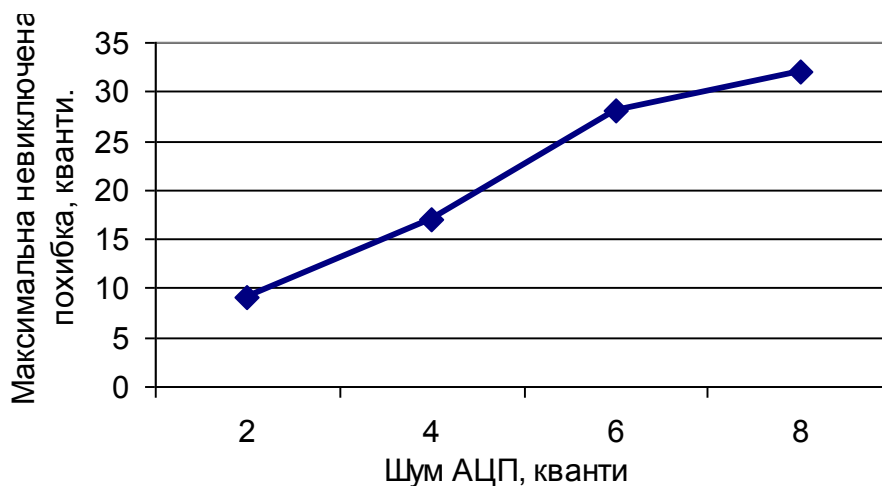


Рис.5. Залежність максимального значення невиключеної похибки АЦП від амплітуди шуму АЦП

5. Висновки

В результаті дослідження запропонованого методу корекції нелінійності нижчого діапазону перетворення АЦП можна зробити висновки:

- вплив відхилення опору резисторів від середнього значення на невиключену похибку є співмірний з дискретністю АЦП;
- домінуючий вплив на невиключену похибку має випадкова складова похибки АЦП з коефіцієнтом впливу, що не перевищує чотирьох;
- пропонується метод нормування точок визначення нелінійності може забезпечити формування точок метрологічної перевірки [10] нижніх діапазонів АЦП якщо співвідношення напруги вищого діапазону до напруги нижчих є більшим ніж три.

1. Fowler K. Part 7: analog-to-digital conversion in real-time systems. *IEEE Instrumentation & Measurement Magazine*. 2003. Vol. 6. Issue 3. pp. 58-64.

2. Kester W. Which ADC Architecture Is Right for Your Application? // *Analog Dialogue*. – 2005. – Vol. 39, № 2. p.11-19 [ЕЛЕКТРОННИЙ РЕСУРС] – РЕЖИМ ДОСТУПУ URL: <http://www.analog.com/library/analogdialogue/archives/39-06/architecture.pdf>.

3. 24-Bit Sigma-Delta, Signal Conditioning ADC with 2 Analog Input Channels - AD7714 Data Sheets [ЕЛЕКТРОННИЙ РЕСУРС] – РЕЖИМ ДОСТУПУ <http://www.analog.com/en/analog-to-digital-converters/ad-converters/ad7714/products/product.html>.

4. Кочан Р.В. Використання АЦП для вимірювання за методом заміщення. *Український метрологічний журнал*. – Харків, 2010, № 3, ст. 11-16.

5. Кочан Р.В. Похибка методу корекції інтегральної нелінійності АЦП з допомогою багаторезистивного подільника // *Вісник Національного університету Львівська політехніка. Секція комп'ютерні системи та мережі*. – Львів, 2011, №717, ст.69 – 75.

6. Прецизійні аналого-цифрові перетворювачі з бездемонтажною метрологічною самоперевіркою: монографія / Р.В. Кочан. – Львів: Видавництво Львівської політехніки, 2012. – 252 с.

7. Кочан Р.В., Кочан О.В., Клим Г.І. Метод коригування нелінійності дводіапазонних АЦП з безпосереднім вимірюванням спадів напруги на резисторах багаторезисторного подільника напруги // *Вісник Національного університету Львівська політехніка. Секція комп'ютерні системи та мережі*. – Львів, 2013, № 773, ст. 59 – 63.

8. Kochan R. Method of Integral Nonlinearity Correction of Multi-Range ADC Using Multi-Resistors Voltage Divider // *Proc. of 6-th International Conference “Advanced Computer Systems and Networks: Design and Application” (ACSN-2013). September 16-18 2013, Lviv, Ukraine. pp. 193 – 194.*

9. Кочан Р.В. Методологія використання подільника напруги в підсистемі метрологічної самоперевірки АЦП // *Український метрологічний журнал*. – Харків. – 2013. – № 1. – С. 13–18.

10. ДСТУ 3744-98. Перетворювачі вимірювальні напруги та струму цифрові. Загальні технічні умови. Чинний від 01.07.2000 – К.: Держстандарт України, 1998. – 10 с.